

# SDK应用\_Fee模块配置及实例

## 版本：

Config Tool Version: 2.2.3

ME0 SDK version: 1.1.1

## 前言：

由于YTM32B1MEx系列MCU无内置EEPROM，故对需要使用EEPROM的应用场景可通过DFlash及软件模拟

实现EEPROM功能。

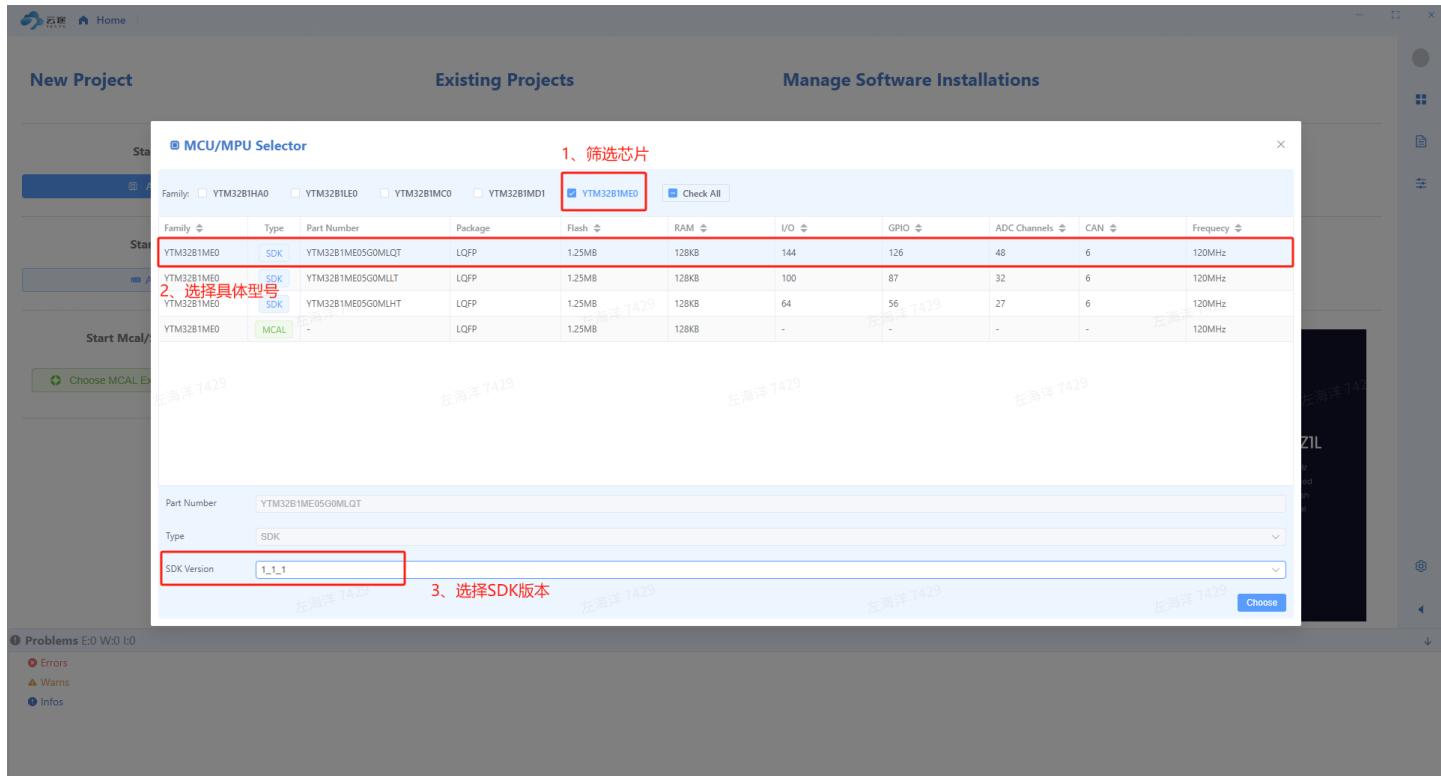
本文档简述云途YTM32B1MEx系列SDK Fee模块(DFlash模拟EEPROM功能)实现过程及使用方法，主要内容包括以下两部分：

1. Fee模块配置过程；
2. Fee模块实例应用；

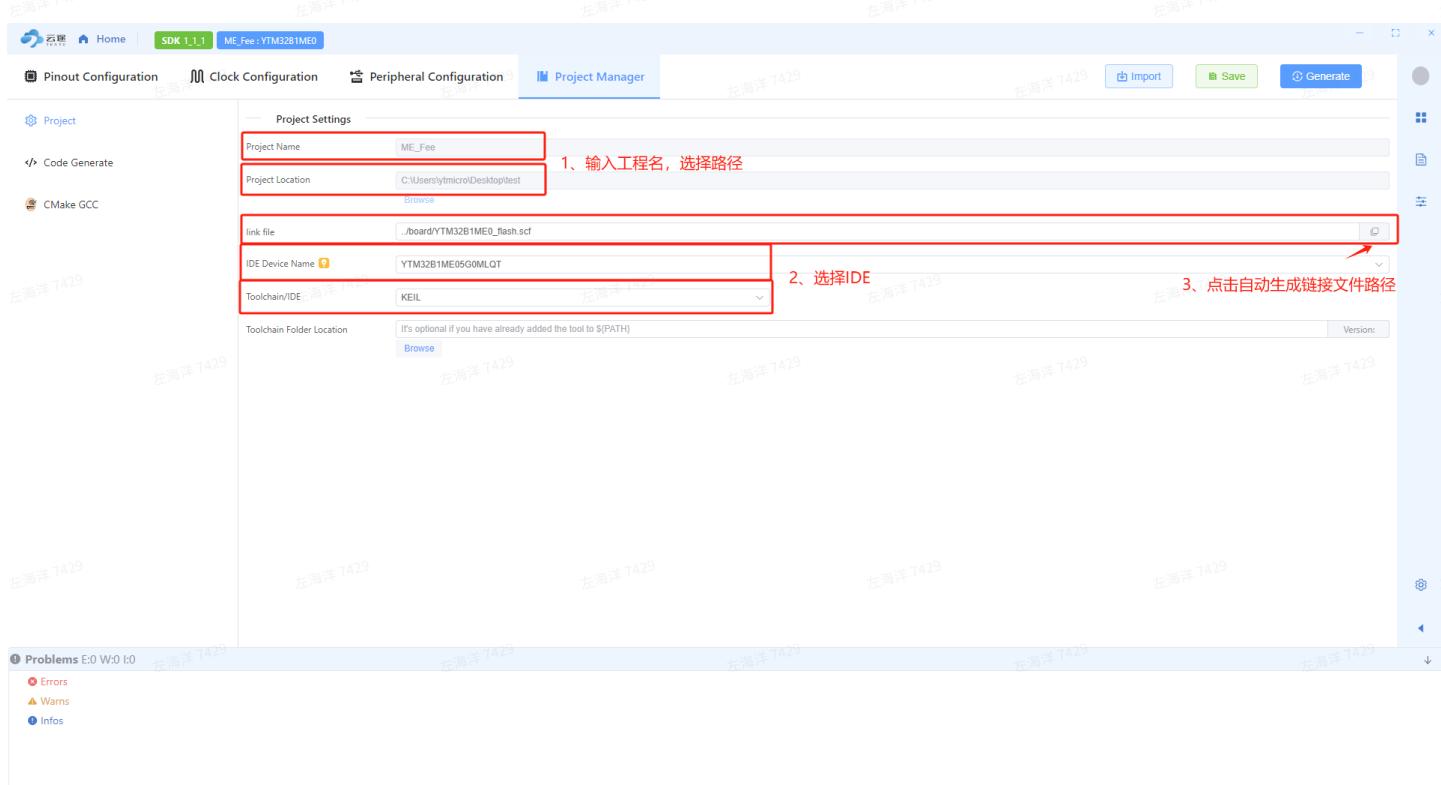
Fee模块具体实现原理可以通过查看云途资料库中Fee应用笔记来了解。

## 1. Fee模块配置

### 1.1 选择芯片型号、SDK版本



## 1.2 工程配置



## 1.3 Common参数配置

- **Sector ID:** 参数限制范围0-65535，默认从0开始依次递增，不允许出现重复的sector ID。
- **Sector Start Address:** 参数允许范围0x00000000--0xFFFFFFFF，该输入数据需能够整除0x400。
- **Sector Size:** 该参数为芯片特性，选定YTM32B1ME系列后其值即固定，默认配置数据为0x400，选定芯片后可不配置，直接固定。
- **Page Size:** 该参数为芯片特性，选定YTM32B1ME系列后其值即固定，默认配置数据为0x8，选定芯片后可不配置，直接固定。
- **Sector HW Start Address:** YTM32B1ME内部自带256kByte DFlash，分为256个secteo，DFlash sector 0起始地址为0x00100000，后续依次为0x00100000+n\*0x400，选定YTM32B1ME系列后，该数据限制地址范围为0x100000-0x13FFFF。
- **Async Access:** 默认选择Async模式
- 最多允许添加256 个sector。

## 1.4 ClusterGroup配置

1. 按需求添加ClusterGroup

2. 默认为0, 不做修改

3. 配置选定ClusterGroup中的Cluster, 每个ClusterGroup至少配置两个Cluster

4. Cluster与Sector逐一对应, 选择相应的Sector

- 注意每个ClusterGroup应配置不少于两个Cluster
- Cluster需要关联相应的Sector

## 1.5 Block配置

根据需求定义Block数量

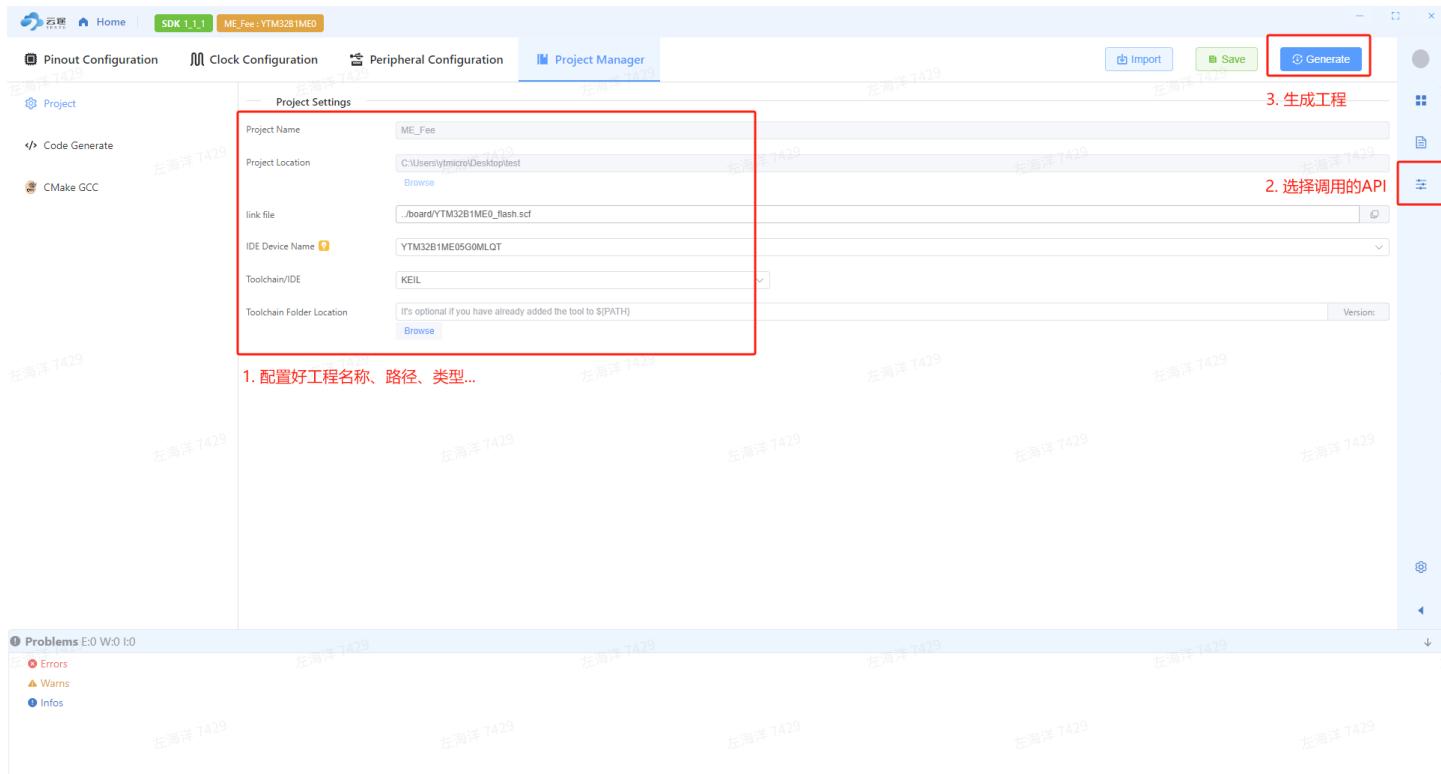
Block name: group0\_block1  
Block number: 1  
Block size: 32  
Cluster group: Cluster-0  
Immediate data:   
Block assignment: Reserved

### Block配置注意事项：

- Block配置中, 选择Cluster group后, 注意该ClusterGroup中的Block占用的内存需要小于(Sector - Cluster info), 即需要小于992 (1024 - 32) byte。而Block占用内存 = Block Size + 32byte(Block Header)。

- Block过小浪费存储空间，Block过大会导致读/写时间过长。Block大小建议为8byte整数倍，推荐使用32Byte、64Byte、96Byte等大小。

## 1.6 生成工程



## 2. Fee模块应用实例

### 2.1 数据存储需求

需求：目前共有12组数据，其中高频数据（修改频次高）、中频数据、低频数据各4组，需要根据数据大小以及数据修改频次来配置Fee模块，满足读写寿命要求。

数据名称	大小	修改频率
data1	80byte	高频
data2	60byte	高频
data3	30byte	高频
data4	20byte	高频
data5	90byte	中频
data6	50byte	中频
data7	32byte	中频

左海洋 1429 data8	16byte	中频
左海洋 1429 data9	90byte	低频
左海洋 1429 dataA	80byte	低频
左海洋 1429 dataB	50byte	低频
左海洋 1429 dataC	20byte	低频

## 2.2 空间分配

分配规则：

- ClusterGroup擦写次数取决于Cluster数量和Block大小，高频数据所在ClusterGroup尽可能多分配Cluster，以及该ClusterGroup中Block总占用不超过Sector Size/3。
- 需要根据数据大小规定BlockSize，推荐使用32/64/96 byte。
- 在Fee中数据和Block ID是对应的，需要标注好数据对应的Block ID。

根据以上规则对空间进行以下划分：

数据名称	大小	修改频率	Block ID	BlockSize	ClusterGroup	Sector数量	Cluster数量
左海洋 1429 data1	80byte	高频	0	96byte	ClusterGroup0	20	20
左海洋 1429 data2	60byte	高频	1	64byte			
左海洋 1429 data3	30byte	高频	2	32byte			
左海洋 1429 data4	20byte	高频	3	32byte			
左海洋 1429 data5	90byte	中频	4	96byte	ClusterGroup1	10	10
左海洋 1429 data6	50byte	中频	5	64byte			
左海洋 1429 data7	32byte	中频	6	32byte			
左海洋 1429 data8	16byte	中频	7	32byte			
左海洋 1429 data9	90byte	低频	8	96byte	ClusterGroup2	5	5
左海洋 1429 dataA	80byte	低频	9	96byte			
左海洋 1429 dataB	50byte	低频	10	64byte			
左海洋 1429 dataC	20byte	低频	11	32byte			

这里可以简单的评估一下各空间的寿命情况：

擦写次数 = flash擦写次数 × Cluster数量

ME Flash擦写次数为10w次、Dflash Sector Size为1KB

ClusterGroup0: 200w次

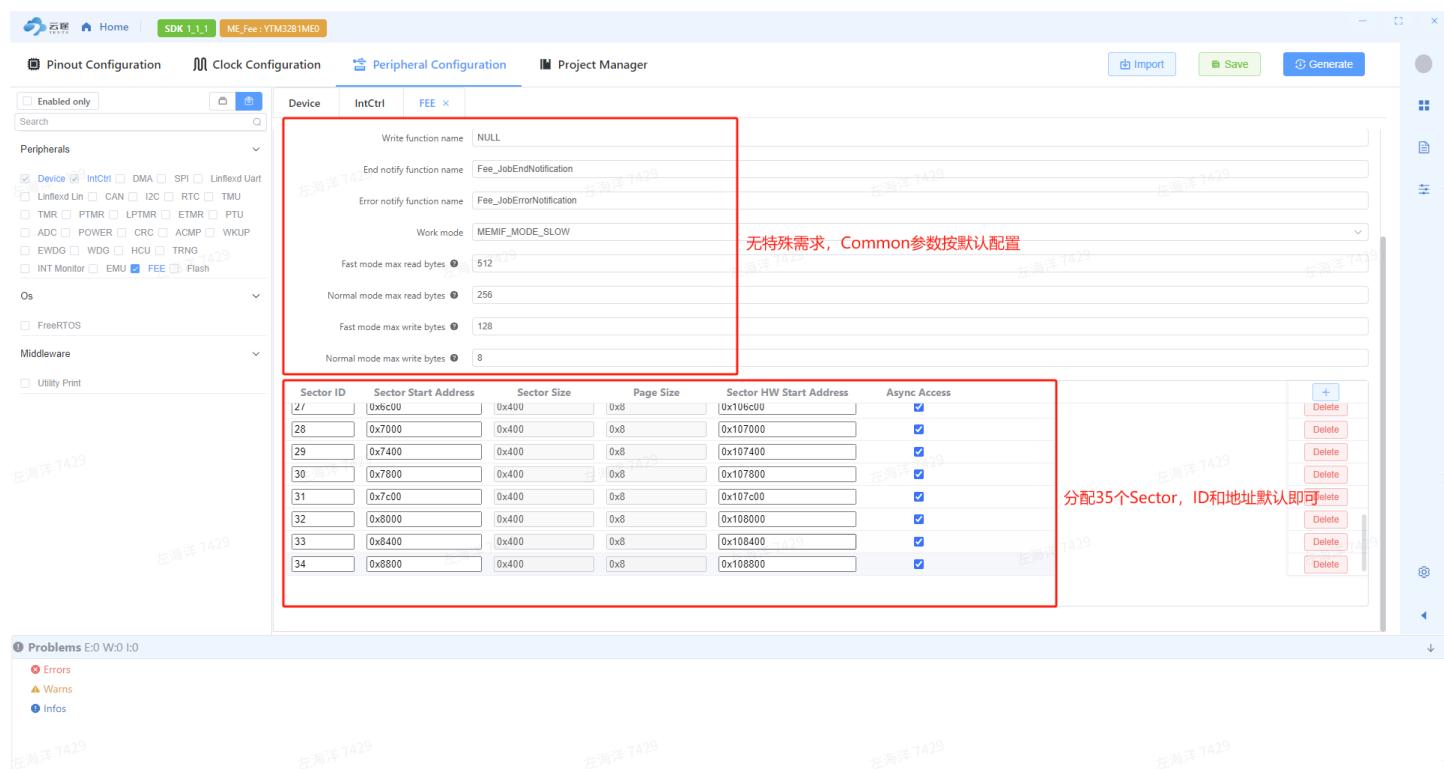
ClusterGroup1: 100w次

ClusterGroup2: 50w次

这里只是粗略的计算，实际上擦写次数还与BlockSize和Block数量有关系，Group中Block占用空间越小，擦写次数自然越多。

## 2.3 配置过程

### 1. Sector配置：新分配35个Sector空间，地址默认即可，每个Sector大小1KB



Sector ID	Sector Start Address	Sector Size	Page Size	Sector HW Start Address	Async Access
27	0x6c00	0x400	0x8	0x108c00	<input checked="" type="checkbox"/>
28	0x7000	0x400	0x8	0x107000	<input checked="" type="checkbox"/>
29	0x7400	0x400	0x8	0x107400	<input checked="" type="checkbox"/>
30	0x7800	0x400	0x8	0x107800	<input checked="" type="checkbox"/>
31	0x7c00	0x400	0x8	0x107c00	<input checked="" type="checkbox"/>
32	0x8000	0x400	0x8	0x108000	<input checked="" type="checkbox"/>
33	0x8400	0x400	0x8	0x108400	<input checked="" type="checkbox"/>
34	0x8800	0x400	0x8	0x108800	<input checked="" type="checkbox"/>

### 2. ClusterGroup：新建3个ClusterGroup，并在Group中分配规定数量Cluster

### 3. Block分配，按照之前的表格定义Block Size和所在的ClusterGroup

#### 4. 生成工程：按照1.6章节步骤即可生成Fee工程

配置区, 是YCT生成的主要文件

driver层  
在注释区间添加用户代码, 防止被覆盖掉

内核文件  
调用API初始化时钟和Fee模块

```

File Edit View Project Flash Debug Peripherals Tools SVCS Window Help
File Edit View Project Flash Debug Peripherals Tools SVCS Window Help
Project ME_Fee
  ME_Fee
    app
      main.c
    board
      clock_config.c
      clock_config.h
      pin_mux.c
      pin_mux.h
      interrupt_config.c
      interrupt_config.h
      fee_config.c
      fee_config.h
      sdk_project_config.h
    platform
    CMSIS
    rtos
main.c
  63
  64  /* USER CODE END FFDC */
  65  static void Board_Init(void);
  66
  67  /* Private user code */
  68  /* USER CODE BEGIN 0 */
  69  /* USER CODE END 0 */
  70  /* USER CODE BEGIN 1 */
  71  * Brief The application entry point.
  72  * Retval int
  73  */
  74  int main(void)
  75  {
  76  /* USER CODE BEGIN 1 */
  77  /* USER CODE END 1 */
  78  /* USER CODE BEGIN 2 */
  79  Board_Init();
  80  /* USER CODE END 2 */
  81  /* USER CODE BEGIN 3 */
  82  /* Infinite loop */
  83  /* USER CODE BEGIN WHILE */
  84  while (1)
  85  {
  86  /* USER CODE END WHILE */
  87  /* USER CODE BEGIN 4 */
  88  /* USER CODE END 4 */
  89  /* USER CODE BEGIN 5 */
  90  CLOCK_SYS_Init(g_clockManConfigsArr,CLOCK_MANAGER_CONFIG_CNT,g_clockManCallbacksArr,CLOCK_MANAGER_CALLBACK_CNT);
  91  CLOCK_SYS_UpdateConfiguration(CLOCK_MANAGER_ACTIVE_INDEX,CLOCK_MANAGER_POLICY AGREEMENT);
  92  Fee_Init(&FeeGenConfig);
  93  /* USER CODE END 5 */
  94
  95  static void Board_Init(void)
  96  {
  97  CLOCK_SYS_Init(g_clockManConfigsArr,CLOCK_MANAGER_CONFIG_CNT,g_clockManCallbacksArr,CLOCK_MANAGER_CALLBACK_CNT);
  98  CLOCK_SYS_UpdateConfiguration(CLOCK_MANAGER_ACTIVE_INDEX,CLOCK_MANAGER_POLICY AGREEMENT);
  99  Fee_Init(&FeeGenConfig);
  100 }
  101 /* USER CODE BEGIN 6 */
  102 /* USER CODE END 6 */
  103 /* USER CODE BEGIN 7 */
  104 /* USER CODE END 7 */
  105
  106
  107
  108
  109
  110
  111
  112
  113
  114
  115
  116
  117
  118
  119
  120
  121
  122
  123
  124
  125
  126
  127
  128
  129
  130 /* USER CODE END 2 */
  131
  132
  133
  134
  135
  136
  137
  138
  139
  140
  141
  142
  143
  144
  145
  146
  147
  148
  149
  150
  151
  152
  153
  154
  155
  156
  157
  158
  159
  160
  161
  162
  163
  164
  165
  166
  167
  168
  169
  170
  171
  172
  173
  174
  175
  176
  177
  178
  179
  180
  181
  182
  183
  184
  185
  186
  187
  188
  189
  190
  191
  192
  193
  194
  195
  196
  197
  198
  199
  200
  201
  202
  203
  204
  205
  206
  207
  208
  209
  210
  211
  212
  213
  214
  215
  216
  217
  218
  219
  220
  221
  222
  223
  224
  225
  226
  227
  228
  229
  230
  231
  232
  233
  234
  235
  236
  237
  238
  239
  240
  241
  242
  243
  244
  245
  246
  247
  248
  249
  250
  251
  252
  253
  254
  255
  256
  257
  258
  259
  260
  261
  262
  263
  264
  265
  266
  267
  268
  269
  270
  271
  272
  273
  274
  275
  276
  277
  278
  279
  280
  281
  282
  283
  284
  285
  286
  287
  288
  289
  290
  291
  292
  293
  294
  295
  296
  297
  298
  299
  300
  301
  302
  303
  304
  305
  306
  307
  308
  309
  310
  311
  312
  313
  314
  315
  316
  317
  318
  319
  320
  321
  322
  323
  324
  325
  326
  327
  328
  329
  330
  331
  332
  333
  334
  335
  336
  337
  338
  339
  340
  341
  342
  343
  344
  345
  346
  347
  348
  349
  350
  351
  352
  353
  354
  355
  356
  357
  358
  359
  360
  361
  362
  363
  364
  365
  366
  367
  368
  369
  370
  371
  372
  373
  374
  375
  376
  377
  378
  379
  380
  381
  382
  383
  384
  385
  386
  387
  388
  389
  390
  391
  392
  393
  394
  395
  396
  397
  398
  399
  400
  401
  402
  403
  404
  405
  406
  407
  408
  409
  410
  411
  412
  413
  414
  415
  416
  417
  418
  419
  420
  421
  422
  423
  424
  425
  426
  427
  428
  429
  430
  431
  432
  433
  434
  435
  436
  437
  438
  439
  440
  441
  442
  443
  444
  445
  446
  447
  448
  449
  450
  451
  452
  453
  454
  455
  456
  457
  458
  459
  460
  461
  462
  463
  464
  465
  466
  467
  468
  469
  470
  471
  472
  473
  474
  475
  476
  477
  478
  479
  480
  481
  482
  483
  484
  485
  486
  487
  488
  489
  490
  491
  492
  493
  494
  495
  496
  497
  498
  499
  500
  501
  502
  503
  504
  505
  506
  507
  508
  509
  510
  511
  512
  513
  514
  515
  516
  517
  518
  519
  520
  521
  522
  523
  524
  525
  526
  527
  528
  529
  530
  531
  532
  533
  534
  535
  536
  537
  538
  539
  540
  541
  542
  543
  544
  545
  546
  547
  548
  549
  550
  551
  552
  553
  554
  555
  556
  557
  558
  559
  560
  561
  562
  563
  564
  565
  566
  567
  568
  569
  570
  571
  572
  573
  574
  575
  576
  577
  578
  579
  580
  581
  582
  583
  584
  585
  586
  587
  588
  589
  590
  591
  592
  593
  594
  595
  596
  597
  598
  599
  600
  601
  602
  603
  604
  605
  606
  607
  608
  609
  610
  611
  612
  613
  614
  615
  616
  617
  618
  619
  620
  621
  622
  623
  624
  625
  626
  627
  628
  629
  630
  631
  632
  633
  634
  635
  636
  637
  638
  639
  640
  641
  642
  643
  644
  645
  646
  647
  648
  649
  650
  651
  652
  653
  654
  655
  656
  657
  658
  659
  660
  661
  662
  663
  664
  665
  666
  667
  668
  669
  670
  671
  672
  673
  674
  675
  676
  677
  678
  679
  680
  681
  682
  683
  684
  685
  686
  687
  688
  689
  690
  691
  692
  693
  694
  695
  696
  697
  698
  699
  700
  701
  702
  703
  704
  705
  706
  707
  708
  709
  710
  711
  712
  713
  714
  715
  716
  717
  718
  719
  720
  721
  722
  723
  724
  725
  726
  727
  728
  729
  730
  731
  732
  733
  734
  735
  736
  737
  738
  739
  740
  741
  742
  743
  744
  745
  746
  747
  748
  749
  750
  751
  752
  753
  754
  755
  756
  757
  758
  759
  760
  761
  762
  763
  764
  765
  766
  767
  768
  769
  770
  771
  772
  773
  774
  775
  776
  777
  778
  779
  780
  781
  782
  783
  784
  785
  786
  787
  788
  789
  790
  791
  792
  793
  794
  795
  796
  797
  798
  799
  800
  801
  802
  803
  804
  805
  806
  807
  808
  809
  810
  811
  812
  813
  814
  815
  816
  817
  818
  819
  820
  821
  822
  823
  824
  825
  826
  827
  828
  829
  830
  831
  832
  833
  834
  835
  836
  837
  838
  839
  840
  841
  842
  843
  844
  845
  846
  847
  848
  849
  850
  851
  852
  853
  854
  855
  856
  857
  858
  859
  860
  861
  862
  863
  864
  865
  866
  867
  868
  869
  870
  871
  872
  873
  874
  875
  876
  877
  878
  879
  880
  881
  882
  883
  884
  885
  886
  887
  888
  889
  890
  891
  892
  893
  894
  895
  896
  897
  898
  899
  900
  901
  902
  903
  904
  905
  906
  907
  908
  909
  910
  911
  912
  913
  914
  915
  916
  917
  918
  919
  920
  921
  922
  923
  924
  925
  926
  927
  928
  929
  930
  931
  932
  933
  934
  935
  936
  937
  938
  939
  940
  941
  942
  943
  944
  945
  946
  947
  948
  949
  950
  951
  952
  953
  954
  955
  956
  957
  958
  959
  960
  961
  962
  963
  964
  965
  966
  967
  968
  969
  970
  971
  972
  973
  974
  975
  976
  977
  978
  979
  980
  981
  982
  983
  984
  985
  986
  987
  988
  989
  990
  991
  992
  993
  994
  995
  996
  997
  998
  999
  1000
  1001
  1002
  1003
  1004
  1005
  1006
  1007
  1008
  1009
  1010
  1011
  1012
  1013
  1014
  1015
  1016
  1017
  1018
  1019
  1020
  1021
  1022
  1023
  1024
  1025
  1026
  1027
  1028
  1029
  1030
  1031
  1032
  1033
  1034
  1035
  1036
  1037
  1038
  1039
  1040
  1041
  1042
  1043
  1044
  1045
  1046
  1047
  1048
  1049
  1050
  1051
  1052
  1053
  1054
  1055
  1056
  1057
  1058
  1059
  1060
  1061
  1062
  1063
  1064
  1065
  1066
  1067
  1068
  1069
  1070
  1071
  1072
  1073
  1074
  1075
  1076
  1077
  1078
  1079
  1080
  1081
  1082
  1083
  1084
  1085
  1086
  1087
  1088
  1089
  1090
  1091
  1092
  1093
  1094
  1095
  1096
  1097
  1098
  1099
  1100
  1101
  1102
  1103
  1104
  1105
  1106
  1107
  1108
  1109
  1110
  1111
  1112
  1113
  1114
  1115
  1116
  1117
  1118
  1119
  1120
  1121
  1122
  1123
  1124
  1125
  1126
  1127
  1128
  1129
  1130
  1131
  1132
  1133
  1134
  1135
  1136
  1137
  1138
  1139
  1140
  1141
  1142
  1143
  1144
  1145
  1146
  1147
  1148
  1149
  1150
  1151
  1152
  1153
  1154
  1155
  1156
  1157
  1158
  1159
  1160
  1161
  1162
  1163
  1164
  1165
  1166
  1167
  1168
  1169
  1170
  1171
  1172
  1173
  1174
  1175
  1176
  1177
  1178
  1179
  1180
  1181
  1182
  1183
  1184
  1185
  1186
  1187
  1188
  1189
  1190
  1191
  1192
  1193
  1194
  1195
  1196
  1197
  1198
  1199
  1200
  1201
  1202
  1203
  1204
  1205
  1206
  1207
  1208
  1209
  1210
  1211
  1212
  1213
  1214
  1215
  1216
  1217
  1218
  1219
  1220
  1221
  1222
  1223
  1224
  1225
  1226
  1227
  1228
  1229
  1230
  1231
  1232
  1233
  1234
  1235
  1236
  1237
  1238
  1239
  1240
  1241
  1242
  1243
  1244
  1245
  1246
  1247
  1248
  1249
  1250
  1251
  1252
  1253
  1254
  1255
  1256
  1257
  1258
  1259
  1260
  1261
  1262
  1263
  1264
  1265
  1266
  1267
  1268
  1269
  1270
  1271
  1272
  1273
  1274
  1275
  1276
  1277
  1278
  1279
  1280
  1281
  1282
  1283
  1284
  1285
  1286
  1287
  1288
  1289
  1290
  1291
  1292
  1293
  1294
  1295
  1296
  1297
  1298
  1299
  1300
  1301
  1302
  1303
  1304
  1305
  1306
  1307
  1308
  1309
  1310
  1311
  1312
  1313
  1314
  1315
  1316
  1317
  1318
  1319
  1320
  1321
  1322
  1323
  1324
  1325
  1326
  1327
  1328
  1329
  1330
  1331
  1332
  1333
  1334
  1335
  1336
  1337
  1338
  1339
  1340
  1341
  1342
  1343
  1344
  1345
  1346
  1347
  1348
  1349
  1350
  1351
  1352
  1353
  1354
  1355
  1356
  1357
  1358
  1359
  1360
  1361
  1362
  1363
  1364
  1365
  1366
  1367
  1368
  1369
  1370
  1371
  1372
  1373
  1374
  1375
  1376
  1377
  1378
  1379
  1380
  1381
  1382
  1383
  1384
  1385
  1386
  1387
  1388
  1389
  1390
  1391
  1392
  1393
  1394
  1395
  1396
  1397
  1398
  1399
  1400
  1401
  1402
  1403
  1404
  1405
  1406
  1407
  1408
  1409
  1410
  1411
  1412
  1413
  1414
  1415
  1416
  1417
  1418
  1419
  1420
  1421
  1422
  1423
  1424
  1425
  1426
  1427
  1428
  1429
  1430
  1431
  1432
  1433
  1434
  1435
  1436
  1437
  1438
  1439
  1440
  1441
  1442
  1443
  1444
  1445
  1446
  1447
  1448
  1449
  1450
  1451
  1452
  1453
  1454
  1455
  1456
  1457
  1458
  1459
  1460
  1461
  1462
  1463
  1464
  1465
  1466
  1467
  1468
  1469
  1470
  1471
  1472
  1473
  1474
  1475
  1476
  1477
  1478
  1479
  1480
  1481
  1482
  1483
  1484
  1485
  1486
  1487
  1488
  1489
  1490
  1491
  1492
  1493
  1494
  1495
  1496
  1497
  1498
  1499
  1500
  1501
  1502
  1503
  1504
  1505
  1506
  1507
  1508
  1509
  1510
  1511
  1512
  1513
  1514
  1515
  1516
  1517
  1518
  1519
  1520
  1521
  1522
  1523
  1524
  1525
  1526
  1527
  1528
  1529
  1530
  1531
  1532
  1533
  1534
  1535
  1536
  1537
  1538
  1539
  1540
  1541
  1542
  1543
  1544
  1545
  1546
  1547
  1548
  1549
  1550
  1551
  1552
  1553
  1554
  1555
  1556
  1557
  1558
  1559
  1560
  1561
  1562
  1563
  1564
  1565
  1566
  1567
  1568
  1569
  1570
  1571
  1572
  1573
  1574
  1575
  1576
  1577
  1578
  1579
  1580
  1581
  1582
  1583
  1584
  1585
  1586
  1587
  1588
  1589
  1590
  1591
  1592
  1593
  1594
  1595
  1596
  1597
  1598
  1599
  1600
  1601
  1602
  1603
  1604
  1605
  1606
  1607
  1608
  1609
  1610
  1611
  1612
  1613
  1614
  1615
  1616
  1617
  1618
  1619
  1620
  1621
  1622
  1623
  1624
  1625
  1626
  1627
  1628
  1629
  1630
  1631
  1632
  1633
  1634
  1635
  1636
  1637
  1638
  1639
  1640
  1641
  1642
  1643
  1644
  1645
  1646
  1647
  1648
  1649
  1650
  1651
  1652
  1653
  1654
  1655
  1656
  1657
  1658
  1659
  1660
  1661
  1662
  1663
  1664
  1665
  1666
  1667
  1668
  1669
  1670
  1671
  1672
  1673
  1674
  1675
  1676
  1677
  1678
  1679
  1680
  1681
  1682
  1683
  1684
  1685
  1686
  1687
  1688
  1689
  1690
  1691
  1692
  1693
  1694
  1695
  1696
  1697
  1698
  1699
  1700
  1701
  1702
  1703
  1704
  1705
  1706
  1707
  1708
  1709
  1710
  1711
  1712
  1713
  1714
  1715
  1716
  1717
  1718
  1719
  1720
  1721
  1722
  1723
  1724
  1725
  1726
  1727
  1728
  1729
  1730
  1731
 
```

File Edit View Project Flash Debug Peripherals Tools SVCS Window Help

Registers Disassembly

Registers

Command

```

JLink Info: CoreSight SoC-400 or earlier
JLink Info: Scanning AP map to find all available APs
JLink Info: AP[2]: Stopped AP scan as end of AP map has been reached
JLink Info: AP[0]: AHB-AP (IDR: 0x84770001)
JLink Info: AP[1]: APB-AP (IDR: 0x54770002)
JLink Info: AP[2]: AHB-AP through AP map to find AHB-AP to use
JLink Info: AP[0]: Core found
JLink Info: AP[0]: AHB-AP ROM base: 0xE00FF000
JLink Info: CPUID register: 0x410FD214. Implementer code: 0x41 (ARM)
JLink Info: Feature set: Mainline
JLink Info: Found Cortex-M33 @0x4, Little endian.
JLink Info: FPU: 0x410FD214 (80 slots) and 0 literal slots
JLink Info: Security extension: not implemented
JLink Info: Coresight components
JLink Info: ROMTable[0] @ E00FF000
JLink Info: [0][0]: E000E000 CID B105900D PID 000BB2D1 DEVARCH 47702A04 DEVTYPE 00 Cortex-M33
JLink Info: [0][1]: E0001000 CID B105900D PID 000BB2D1 DEVARCH 47701A02 DEVTYPE 00 DWT
JLink Info: [0][2]: E0002000 CID B105900D PID 000BB2D1 DEVARCH 47701A03 DEVTYPE 00 FFB
JLink Info: [0][3]: E0003000 CID B105900D PID 000BB2D1 DEVARCH 47701A01 DEVTYPE 43 ITM
JLink Info: [0][4]: E0041000 CID B105900D PID 002BB2D1 DEVARCH 47724A13 DEVTYPE 13 ETH
JLink Info: [0][5]: E0042000 CID B105900D PID 000BB2D1 DEVARCH 47701A14 DEVTYPE 14 CS5600-CTI
JLink Info: [0][6]: E0042000 CID B105900D PID 000BB2D1 DEVARCH 47701A14 DEVTYPE 14 CS5600-CTI
JLink Info: SetupTarget() start
JLink Info: Init SRAM ECC.
JLink Info: SetupTarget() end
ROMTableAddr = 0xE00FF000
JLink Info: Reset: Halt core after reset via DEMCR.VC_CORERESET.
JLink Info: Reset: Reset device via AIRCR.SYSRESETREQ.

Target info:
-----
Device: YT32B1ME05G0MLQT
VTarge: 3.302V
State of Pins: TCK: 0, TDI: 1, TDO: 0, TMS: 1, TRES: 1, TRST: 0
Hardware-Breakpoints: 8
Software-Breakpoints: 8192
Watchpoints: 4
JTAG speed: 4000 KHz

Load "C:\Users\yymicro\Desktop\test\ME_Fee\ZELI\Object\ME_Fee.axf"
JLink Info: Reset: Halt core after reset via DEMCR.VC_CORERESET.
JLink Info: Reset: Reset device via AIRCR.SYSRESETREQ.
WS 1, 'data_4'
WS 1, 'read_data'
>

```

Watch 1

Name	Value	Type
data_4	0x1FF0734 data_4[4] ...	uchar[32]
read_data	0x1FF07CC read_data...	uchar[96]
[0]	0x47 'G'	uchar
[1]	0x47 'G'	uchar
[2]	0x47 'G'	uchar
[3]	0x47 'G'	uchar
[4]	0x47 'G'	uchar
[5]	0x47 'G'	uchar
[6]	0x47 'G'	uchar
[7]	0x47 'G'	uchar
[8]	0x47 'G'	uchar
[9]	0x47 'G'	uchar
[10]	0x47 'G'	uchar
[11]	0x47 'G'	uchar
[12]	0x47 'G'	uchar
[13]	0x47 'G'	uchar
[14]	0x47 'G'	uchar
[15]	0x47 'G'	uchar
[16]	0x47 'G'	uchar
[17]	0x47 'G'	uchar
[18]	0x47 'G'	uchar
[19]	0x47 'G'	uchar
[20]	0x47 'G'	uchar
[21]	0x47 'G'	uchar
[22]	0x47 'G'	uchar
[23]	0x47 'G'	uchar
[24]	0x47 'G'	uchar
[25]	0x47 'G'	uchar
[26]	0x47 'G'	uchar
[27]	0x47 'G'	uchar
[28]	0x47 'G'	uchar
[29]	0x47 'G'	uchar
[30]	0x47 'G'	uchar
[31]	0x47 'G'	uchar
[32]	0x00	uchar
[33]	0x00	uchar

32byte数据, 且是block4最新写入的数据

## 文档历史

版本号	日期	修订记录
V1.0	2024.1.16	初始版本